**楷登电子2017校园招聘**

Cadence（<http://www.cadence.com.cn>） 是全球领先的EDA 软件开发商以及半导体知识产权(IP)的领先供应商。公司成就全球电子设计技术创新，并在创建当今集成电路和电子产品中发挥核心作用。Cadence提供软件、硬件、设计方法和服务，来设计和验证用于消费电子产品、网络和通讯设备以及计算机系统中的尖端半导体器件、印刷电路板和电子系统。公司的电子设计自动化产品涵盖了电子设计的整个流程，包括系统级设计，功能验证，IC综合及布局布线，模拟、混合信号及射频IC设计，全定制集成电路设计，IC物理验证，PCB设计和硬件仿真建模等。同时还提供设计方法学服务，帮助客户优化其设计流程；提供设计外包服务，协助客户进入新的市场领域。全球知名半导体与电子系统公司均将Cadence软件作为其设计标准。

Cadence公司总部位于美国加州圣荷塞市，1992年进入中国大陆及香港市场，迄今已拥有大量的集成电路及系统设计客户群体。公司现拥有员工约400多人，建立了北京、上海、深圳、香港四个办事处以及北京研发中心、上海研发中心。研发中心主要承担与美国总部EDA软件研发任务，力争提供给用户更加完美的设计工具和全流程服务。位于上海的企业服务中心为用户提供高质量、有效的专业设计和外包服务。

2015年，职场研究机构Great Place to Work Institute评选Cadence为大中华区「\*\*\*职场」(Great Place to Work)。Cadence已经在韩国、德国、爱尔兰荣获Great Place to Work奖项，并名列为财星杂誌(FORTUNE Magazine)的「全美前100家\*\*\*雇主」之列。大中华区仅有四家企业获此殊荣，而Cadence为其中之一获此认证的企业，在员工问卷调查时须取得优异的分数，Cadence以激励员工开发创新技术来改变人们生活，此杰出企业文化获得肯定。

**2017校招职位：**

1. 产品验证工程师 - 数字后端 (DSG)
2. 产品工程师 - 数字后端 (DSG)
3. 软件研发工程师 － 数字后端 (DSG)
4. 软件研发工程师 (DSG-SSV Voltus)
5. 软件研发工程师 － 逻辑综合 (HSV)
6. 软件研发工程师 － 寄生参数提取 (DSG-SSV QRC)
7. 软件研发工程师(CPG)
8. 产品验证工程师 (CPG)

**申请条件：**

2017年应届毕业生

**简历投递方式：**

网申：

1. 登入<http://corp.minixiao.com/c/st/p4421.html> 投递简历