**北京度量科技有限公司招聘简章**

**（5月11日 9:30 北京理工大学体育馆南馆20号 实习生双选会）**

一、公司介绍

北京度量科技有限公司致力于**自主研发**，是一家专注于高端装备---三维运动捕捉系统的技术开发、生产、销售的高科技公司，办公地点在北京市朝阳区。

公司研发的三维运动捕捉分析系统具有强悍的性能、精心的配置、优美的外观，具有全球动作捕捉领域市场的核心优势，拥有独立的**自主知识产权**。

**中国"智"造** NOKOV动作捕捉系统—M-V系列是动作捕捉领域的技术革新，开创了国产动作捕捉设备新纪元。

应用领域：科研教育、医疗、体育运动、康复训练、军事装备研究、影视动漫、虚拟现实和人机工程等。

公司主要由研发部、销售部、市场部和支持部门组成：

研发部：主要是通过软硬件的配合生产研发公司的产品并通过算法进行优化；

销售部：主要由销售和技术支持组成，主要为用户提供专业的技术支持与咨询服务；

市场部：主要进行产品的推广、原材料的采购等工作；

职能部门：主要进行人员的招聘、培训人事行政类工作。

我们是一支80后、90后为主力军的团队，是一支充盈着梦想与激情的团队，是一支脚踏实地努力前行的团队。如果你是一颗饱满的种子，我们便是一方沃土，能够助你破土而出，茁壮成长，同时我们亦是一面镜子，能够让你见证自己的成长。只要你踏实做事、辛勤付出，就会获得沉甸甸的回报，并且实现自己的价值。

如果你有一颗寻求上进的心、勇于挑战并渴望一个广阔的发展平台，那么请加入我们，与我们一起打造属于中国人的世界顶级的三维运动捕捉系统！

二、招聘实习生岗位：

**岗位一：软件开发工程师**

**岗位职责：**

1.依据项目需要，与算法工程师和嵌入式工程师合作，在PC端编写C++代码；

2.参与软件开发项目前期沟通和需求分析，协助完成各种相关测试；

3.根据项目开发进度和任务安排，完成相应模块的分析设计任务；

4.根据设计文档完成代码编写、调试、测试和维护；

5.编写相关设计文档，参与研发规范及流程的改进。

**任职要求：**

1.计算机、软件、网络、电子、通信相关专业，本科及以上学历；

2.熟练掌握C/C++，熟练使用Visual Studio等开发工具，熟悉MFC架构，可进行软件界面的设计；

3.熟练掌握计算机网络编程，熟练掌握实时的网络通信全过程，可进行网络数据的交互操作；

4.熟练掌握socket网络编程，熟练掌握TCP、UDP网络协议；

5.熟练掌握多线程编程并对多线程下内存管理机制有认识和理解；

6.对网络抓包的数据有一定的分析处理能力；

7.有图形图像、多媒体方面的软件开发相关经验；

8.了解常用算法，数据结构，有计算机图形学基础优先。可进行算法代码化的操作；

9.熟悉DirectX d3d或OpenGL 3D编程者优先；

10.通过CET-4 ，并具备一定的英文读写水平，通过CET-6优先考虑。

实习时间最少2个月，每周到岗三天以上。

**岗位二：硬件工程师**

**岗位职责：**

1.根据公司需要，进行硬件原理图与PCB设计；

2.编写测试程序，测试及协助测试开发的硬件设备，确保其按设计要求正常运行；

3.负责硬件的安装与调试；

4.负责部分BSP的修改，嵌入式网络协议栈的修改调试，底层驱动的开发与调试；

5.负责部分嵌入式软件的开发、移植与调试工作；

6.编写相关设计文档、技术手册，参与研发规范及流程的改进；

7.根据项目需求，完成直线领导交代的其他工作；

8.负责公司部分设备的安装与维护。

**任职要求：**

1.计算机、网络、电子、通信、测控相关专业，本科及以上学历；

2.能熟练使用两种以上电路设计工具，如PROTEL 99SE、Altium Designer、Cadence Allegro等；

3.熟练掌握数字电路、模拟电路，可以独立完成硬件模块的数字电路设计与开发工作；

4.能熟练使用示波器、数字万用表等常见仪器，必要的软件编写、测试、仿真、调试能力；

5.熟悉通用处理器，了解单片机、DSP、ARM、FPGA等工作原理；

6.熟练掌握C/C++，熟悉Keil、Visual Studio、ISE、Quartus II、modelsim等开发工具（两种以上）；

7.了解计算机网络编程，了解TCP、UDP网络协议；

8.了解图像相机相关电子产品的嵌入式及软件开发工作；

9.通过CET-4 ，并具备一定的英文读写水平，通过CET-6优先考虑。

实习时间最少3个月，每周到岗三天以上。

**岗位三：FPGA逻辑工程师**

**岗位职责：**

1.从事图像相机相关电子产品的FPGA逻辑开发工作；

2.负责FPGA RTL代码编写，模块设计、仿真、调试工作；

3.参与SOPC系统构建；

4.负责算法的FPGA实现、接口逻辑设计和调试；

5.配合软、硬件设计人员完成相关任务目标；

6.编写相关的技术文档。

**任职要求**：

1.电子、通信、自动化等相关专业本科及以上学历；

2.熟悉Xilinx或ALTREA公司FPGA结构以及设计流程；

3.熟悉FPGA设计开发、调试流程，熟练使用ISE、Quartus II、modelsim等EDA工具；

4.具有良好的数字电路基础、良好的Verilog/VHDL代码风格；

5.通过CET-4 ，并具备一定的英文读写水平，通过CET-6优先考虑；

6.了解基本图像、视频处理算法及FPGA实现；

7.具有以下经验者优先：

a)Xilinx ZYNQ系列开发经验；

b)复杂算法的FPGA实现经验；

c)可以使用C /Matlab等语言对算法进行验证；

d)FPGA + ARM（DSP）开发经验；

e)FPGA资源、时序优化经验。

实习时间最少3个月，每周到岗三天以上。

**岗位四：算法工程师**

**岗位职责：**

1.从事图像处理和计算机视觉算法的研究和开发；

2.对算法进行验证、实现和优化；

3.与其他参与项目的人员共同合作，协助完成各种相关测试；

**任职要求：**

1.模式识别，图像处理，应用数学等相关专业硕士学历。本科或硕士至少其一为数学相关专业。信息与计算科学、计算数学、最优化算法或运筹学与控制论专业等优先；

2.掌握最优化算法相关知识，了解一些经典算法的思想。了解LM算法。学习过最优化算法、数值计算方法、数值分析、算法导论、计算方法、线性代数课程者优先；

3.了解机器视觉基本概念,了解模式识别、物体追踪、3D建模相关知识；

4.有一定的数学和编程基础，掌握矩阵的常见变换运算，如QR分解、SVD分解等；

5.可以使用C/C++/Matlab等语言之一对算法进行验证；

6.英语通过CET-6 ，并具备较好的英文阅理解读能力；

实习时间最少2个月，每周到岗三天以上。

三、投递方式

发送个人简历至邮箱：career@nokov.com

命名格式：姓名+学校+专业+应聘岗位

我们会在收到您的简历后尽快通知结果，如有问题也可随时联系我们：

电话：010-64922321

官网：[www.nokov.com](http://www.nokov.com)